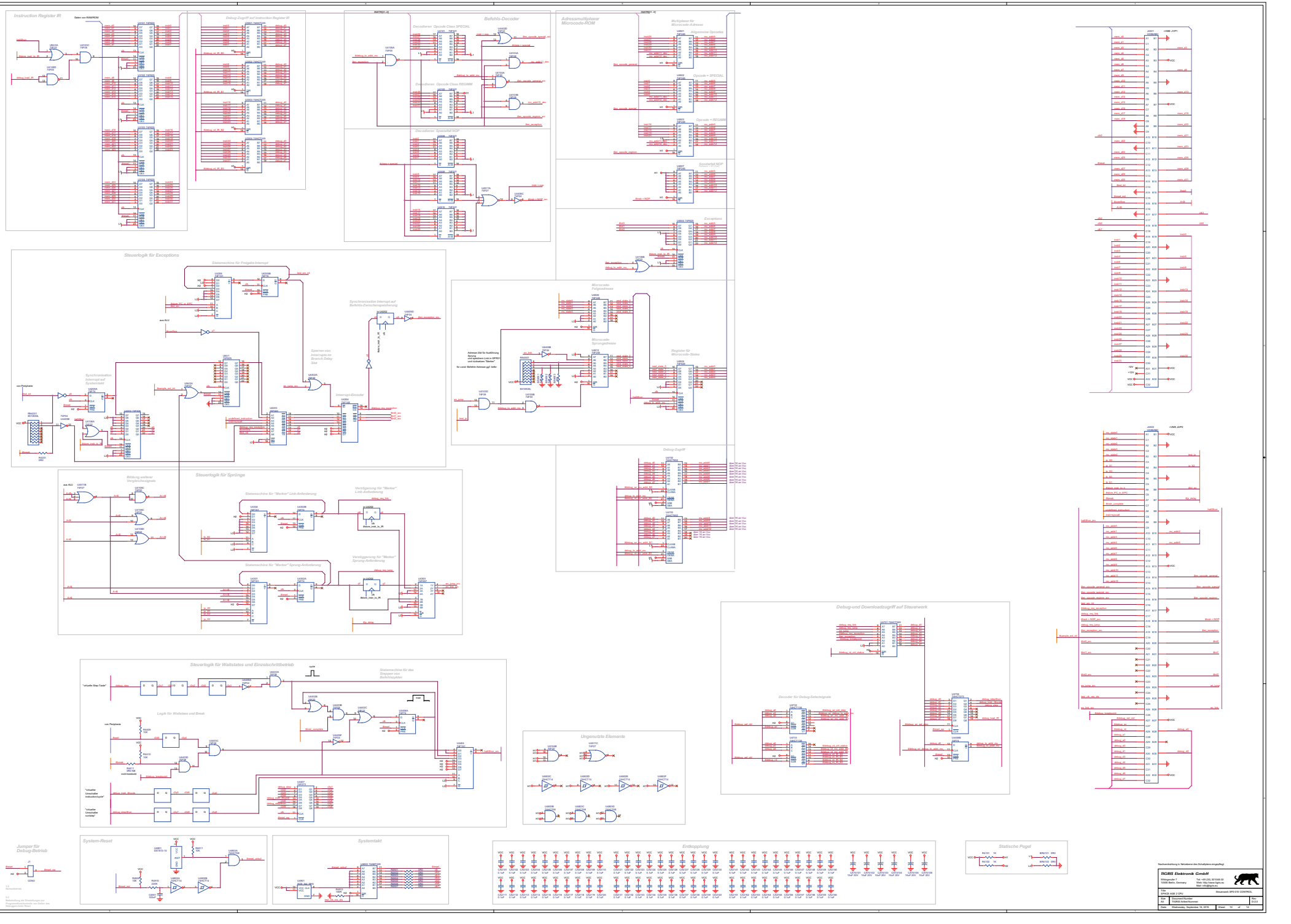
Instruction Register IR
Debug-Zugriff auf Instruction Register IR
Befehls-Decoder
Adressmultiplexer Microcode-ROM
Multiplexer für Microcode-Adresse
Allgemeine Opcodes
Opcode = SPECIAL
Opcode = REGIMM
Sonderfall NOP
Exceptions
Steuerlogik für Exceptions
Steuerlogik für Sprünge
Microcode-Folgeadresse
Microcode-Sprungadresse
Register für Microcode-States
Debug-Zugriff
Debug- und Downloadzugriff auf Steuerwerk
Steuerlogik für Waitstates und Einzelschrittbetrieb
Ungenutzte Elemente
Jumper für Debug-Betrieb
System-Reset
Systemtakt
Entkopplung
Statische Pegel
Nachverdrahtung in Netzebene des Schaltplans eingepflegt!
IGBS Elektronik GmbH
Wilmersdorfer 7
10585 Berlin, Germany
Tel. +49 (30) 3010389-00
Web: http://www.igbs.eu
Mail: info@igbs.eu
Title
SPACE ASE 2 CPU
Steuerwerk SPS-010 CONTROL
Size
A1
Document/Number
10585 Arbeitsnummer
Rev
0.0.0
Date
Wednesday, September 16, 2015
Sheet
10
of
14