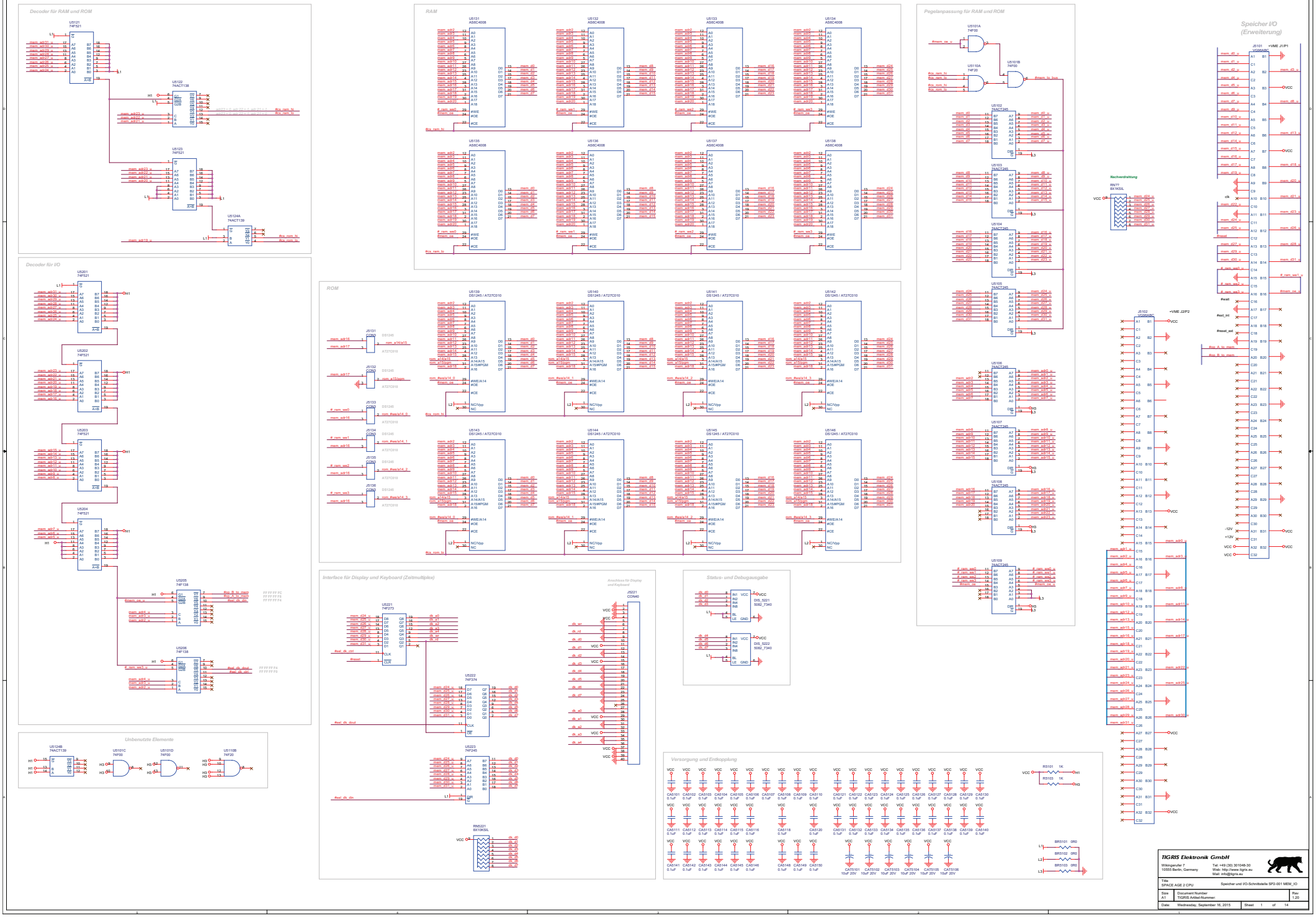
Decoder für RAM und ROM
RAM
Pegelanpassung für RAM und ROM
Speicher I/O (Erweiterung)
Decoder für I/O
ROM
Interface für Display und Keyboard (Zeitmultiplex)
Status- und Debugausgabe
Unbenutzte Elemente
Versorgung und Entkopplung
Nachverdrahtung
TIGRIS Elektronik GmbH
Wikingerufer 7
10555 Berlin, Germany
Tel.: +49 (30) 301048-30
Web: http://www.tigris.eu
Mail: info@tigris.eu
Title
SPACE AGE 2 CPU
Speicher und I/O-Schnittstelle SP2-001 MEM_IO
Size
A1
Document Number
TIGRIS Artikel-Nummer
Rev
1.20
Date:
Wednesday, September 16, 2015
Sheet
1
of
14