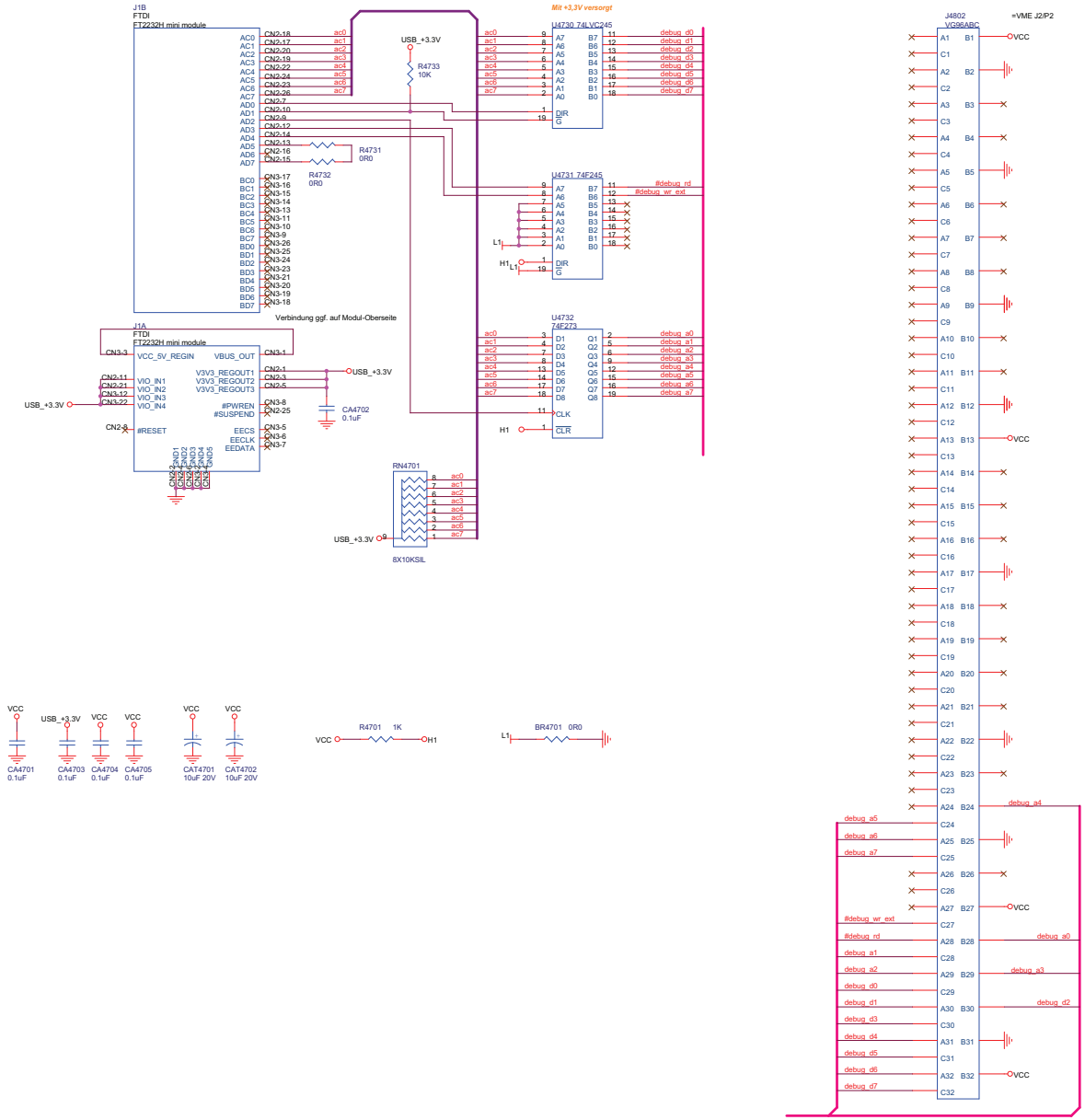

Nachverdrahtung in Netzebene des Schaltplans eingepflegt

TIGRIS Elektronik GmbH		
Wikingerufer 7 10555 Berlin, Germany	Tel: +49 (30) 301048-30 Web: http://www.tigris.eu Mail: info@tigris.eu	
Title SPACE AGE 2 CPU	USB-Interface (Debug) SP2-012 DEBUG HOST IF	
Size A2	Document Number TIGRIS Artikel-Nummer:	Rev D-2.0
Date: Wednesday, September 16, 2015	Sheet 12 of 14	