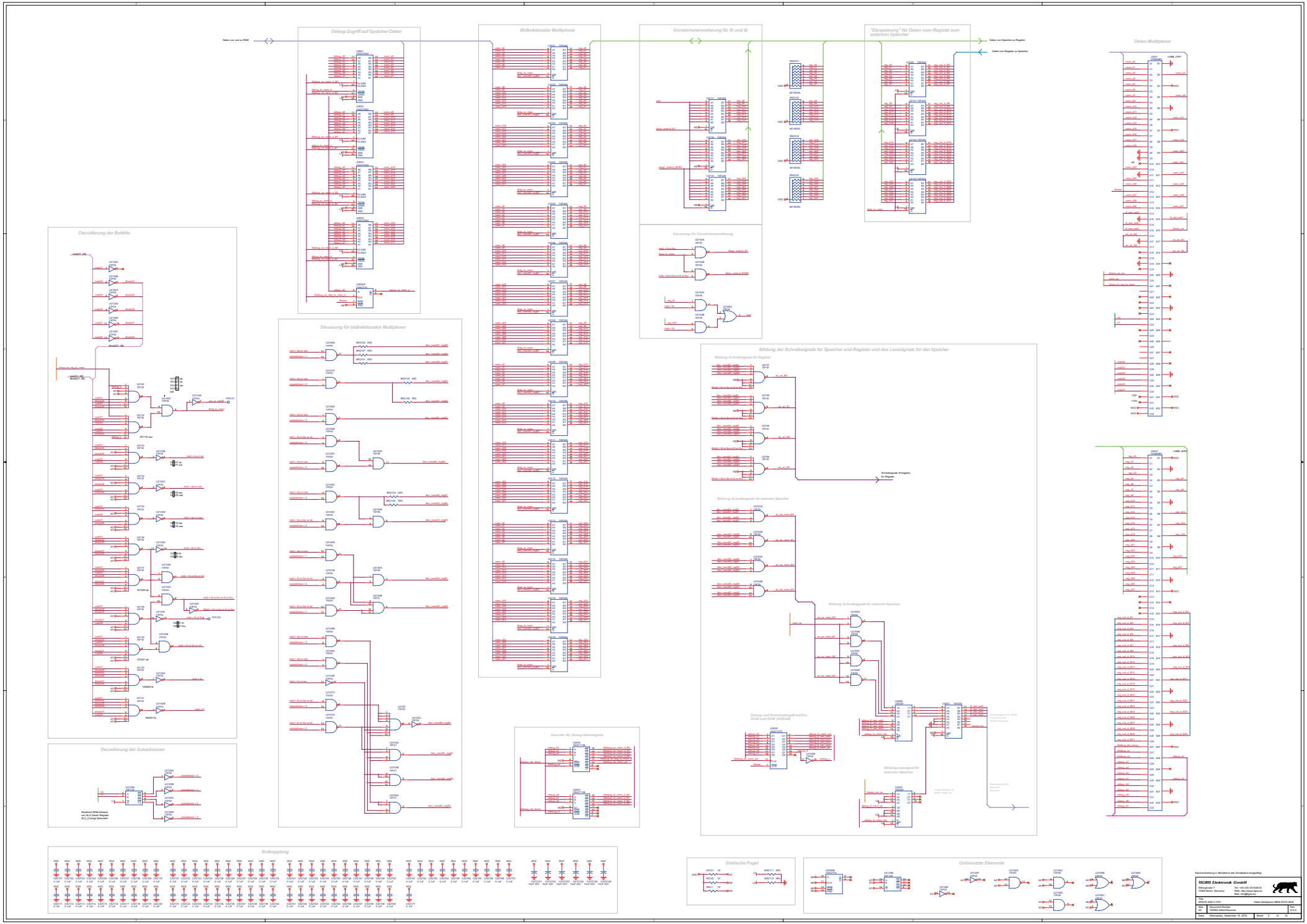
Debug-Zugriff auf Speicher-Daten
Bidirektionaler Multiplexer
Vorzeichenerweiterung für Ih und Ib
"Einspeisung" für Daten vom Register zum externen Speicher
Daten-Multiplexer
Decodierung der Befehle
Steuerung für bidirektionalen Multiplexer
Steuerung für Vorzeichenerweiterung
Bildung der Schreibsignale für Speicher und Register und des Lesesignals für den Speicher
Bildung Schreibsignale für Register
Bildung Schreibsignale für externen Speicher
Bildung Schreibsignale für externen Speicher
Decodierung der Subadressen
Decoder für Debug-Selectsignale
Entkopplung
Statische Pegel
Unbenutzte Elemente
Nachverdrahtung in Verlaufsrate des Schaltplans eingepflegt
IGRIS Elektronik GmbH
Wilhelmstraße 7
10969 Berlin, Germany
Tel: +49 (30) 3070308-30
Web: http://www.igris.eu
Mail: info@igris.eu
Title
BPACE A08 2 CPU
Daten-Multiplexer MB8 DATA MUX
Size
A1
Document Number
MB8 DATA MUX
Rev
0.0.0
Date
Wednesday, September 16, 2015
Sheet
2
of
14