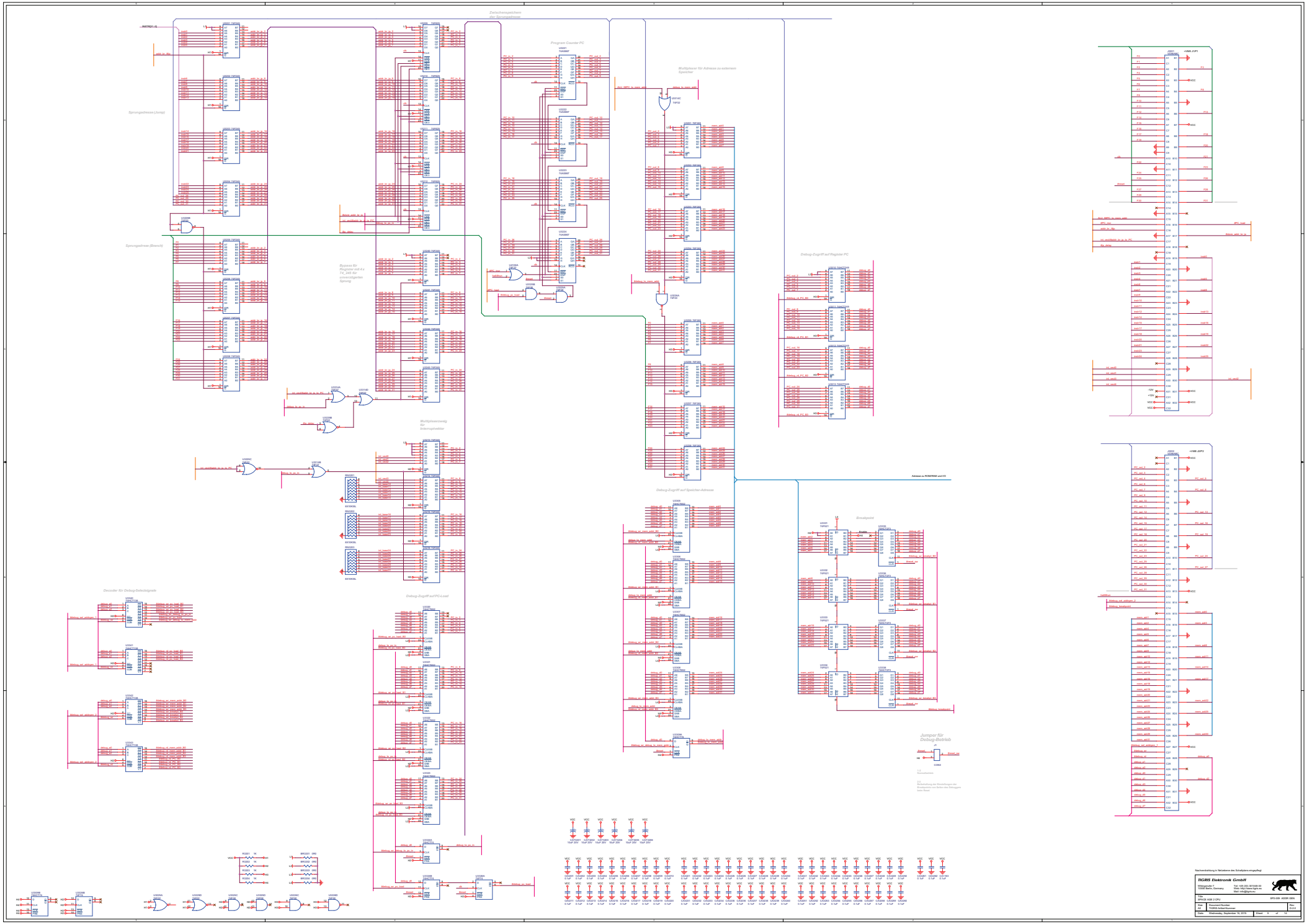
Zwischenspeichern der Sprungadresse
Program Counter PC
Multiplexer für Adresse zu externem Speicher
Sprungadresse (Jump)
Sprungadresse (Branch)
Bypass für Register mit 4 x 74_245 für unverzögerten Sprung
Multiplexerzweig für Interruptvektor
Debug-Zugriff auf Register PC
Debug-Zugriff auf Speicher-Adresse
Breakpoint
Decoder für Debug-Selectsignale
Debug-Zugriff auf PC-Load
Jumper für Debug-Betrieb
Adresse zu ROM/RAM und I/O
Nachverdrahtung in Verlaufsrichtung des Schaltplans eingetragen!
IGRIS Elektronik GmbH
Wilhelmsplatz 7
10092 Berlin, Germany
Tel. +49 (0)30 30100-30
Mail info@igris.eu
Web info@igris.eu
Title
XPACE AGE 2 CPU
SP2-009 A0209 0804
Size
A3
Document Number
TIGRIS Artikel/Nummer
Rev
0.0.0
Date: Wednesday, September 16, 2015
Sheet 9 of 14